|  |  |  |
| --- | --- | --- |
|  | 张闯 | **硬件工程师** |
| Tel：（+86）150-4115-2662  E-mail：zc15041152662@163.com  地址：辽宁省沈阳市东北大学 | 性别：男 年龄:21岁  东北大学——信息科学与工程学院  学历：本科­­—电子科学与技术 |

|  |
| --- |
| **主修课程** |
| 半导体物理、数字集成电路设计、模拟集成电路设计、数字信号处理、微电子工艺、集成电路调试与验证、嵌入式系统技术等 |

|  |
| --- |
| **个人情况** |
| 学习成绩 GPA：2.8/5.0 专业排名：17/71  本人是电子专业毕业生，在校期间认真学习专业知识，专业课程平均分80+，有着深厚的专业知识基础和软件应用能力 ，毕业后希望从事硬件工程师岗位的工作。 |

|  |  |
| --- | --- |
| **荣誉资质** | **社会实践** |
| * 2017 CET-4级证书 * 2019 获得东北大学三等奖学金 * 2019 发表核心期刊论文一篇 | * 2017 参加东北大学回校宣讲活动 * 2019 参加东北大学暑期社会实践，前往江苏省常州市进 行市场调研 |

|  |  |
| --- | --- |
| **科研项目** |  |
| 东北大学第八批探索性研究训练项目  2019.6 | 开发环境：Multisim+Modelsim  团队角色： 核心成员，主要负责设计模拟信号输入、整体电路架构和仿真结果测试  研究成果：成功提出并验证了以等效电路模拟纳米气体传感器的建模理论 |
| 东北大学第十四批大学生创新训练计划  2019.12 | 开发环境：Multisim+Modelsim+Matlab  团队角色：核心成员，主要负责项目核心电路设计及搭建、仿真结果数据的拟合  研究成果：完善并拓展了等效电路模拟传感器的方法并获得国家级提名 |

**个人技能：**

熟悉PCB电路原理图设计及版图绘制，可以绘制层次原理图，能熟练使用OrCAD、Cadence Allegro软件；

熟读集成电路相关书籍，有着扎实的模电、数电理论知识基础，能够使用Multisim、Modelsim等多种EDA工具软件；

掌握嵌入式和Verilog相关基础知识，熟悉单片机和FPGA对硬件的编程和开发；

**自我评价**：乐于分享|认同鼓励|互相信任|团队合作