

求职意向 嵌入式开发工程师



李彤辉

2021 届应届硕士研究生

基础信息

年龄：24

期望城市：皆可

电话：17314220660

邮箱：litonghui960717@163.com

微信：17314220660

荣誉证书

2014-2018 本科期间：

- ✓ 发表 EI 国际会议论文一篇
- ✓ 获国家奖学金一次
- ✓ 获国家励志奖学金两次
- ✓ 获蓝桥杯单片机大赛省三等奖一次
- ✓ 获校级综合一等奖学金三次
- ✓ 获校级三好学生标兵一次
- ✓ 获校级三好学生两次
- ✓ 获支部年度优秀共产党员两次
- ✓ CET-6
- ✓ 国家计算机四级嵌入式工程师

2018-至今研究生期间：

- ✓ 获研究生学业二等奖学金一次
- ✓ 获研究生学业三等奖学金一次
- ✓ 获支部年度优秀共产党员一次

兴趣爱好

- ✓ 喜好篮球
- ✓ 影视鉴赏
- ✓ 热爱音乐
- ✓ 旅游

教育背景

Education

- | | | | |
|-----------------|--------|-----|----------------|
| 2018.09—2021.06 | 苏州大学 | 研究生 | 电子与通信工程(嵌入式方向) |
| 2014.09—2018.06 | 苏州科技大学 | 本科 | 电子信息工程(嵌入式方向) |

实习经历

Experience

- 2018.11—2018.12 苏州博海创业微系统有限公司
- 2020.06—2020.12 苏州恩智浦半导体公司

科研经历

Project

- 2018.11—2019.01 基于 FPGA 的控制板项目
 - FPGA 的 Kintex-7 和 Spantan6 组成控制板，实现阵列雷达的波束控制和频率综合发生器的控制。项目中我用 verilog hdl 完成了 422 串口通讯协议的编写。
- 2019.03—2019.05 基于 STM32 的电子围栏项目
 - 用 STM32f103 单片机设计了一套电子围栏系统。项目中我主要完成了单片机 stm32f103 与射频收发器 R2000 的串口通信、R2000 对电子标签的检测、基于红外反射的人员进出检测以及基于 WT588D 模块的语音播报功能。
- 2019.07—2019.09 基于 FPGA 的 AD 实时采样
 - 在已有的 FPGA-zynq7 的开发板上，实现了 FPGA 对外部信号的实时采样显示系统。其中我主要完成了 FPGA 对 AD 采样数据的存储、FPGA 与 STM32 之间的通信以及 STM32 实时显示功能。
- 2019.09—2019.10 基于 HackRF One 软件无线电的虚拟 GPS 定位
 - 在已有的 HackRF One 板基础上，实现了通过软件无线电发射虚拟 GPS 定位信号。其中我主要完成了 linux 环境下 HackRF One 软件无线电的配置、虚拟坐标定位的发射功能。
- 2019.11—2020.01 基于 STM32L0 的 96 孔血样提示仪项目
 - 在 384 孔血样提示仪的基础上，完成了 96 孔血样提示仪的设计与调试。项目中主要完成了对 96 孔板提示仪 PCB 的改进、STM32L0 单片机程序的编写、脚踏开关与主控板之间的通信以及 30 套血样提示仪的焊接、组装与调试。
- 2020.05—至今 核辐射环境下无人机部件性能测评系统
 - 这个项目中我主要需要完成无人机飞控与 PC 机的串口通信、PC 机与示波器的 LXI 的通信、无人机电机信号的采集以及无人机摄像头的图像采集，并将所有采集的数据做通过 PC 机上位机处理和显示。

个人能力

Ability

- ✓ 已通过大学生英语六级、全国计算机嵌入式四级考试
- ✓ 熟练掌握 C、C#和 verilog hdl 编程语言。
- ✓ 擅长 STM32 单片机、FPAG-zynq7、hackrf-one 的开发与应用。
- ✓ 熟练掌握 Keil、Visual Studio、VIVADO、CodeWorrior 等软件的使用。
- ✓ 熟悉各类通信接口的使用，如 RS232、RS485、RS422、IIC、SPI 等等。
- ✓ 精通数电、模电、电路和信号系统的理论知识。

自我评价

Personality

勤学主动、阳光向上、能够很好的与人交流沟通，善于倾听与帮助他人。有担当，能抗压，能够及时完成相应的任务。在日常学习生活中，学习能力强，能够很快掌握新知识新技能，喜好钻研，不喜欢拖沓。